

LOJİK DEVRELER VE LAB. (2006-2007)

LOJİK DEVRELER VE LAB. İÇİN MALZEME LİSTESİ		
Eleman	Adedi	Açıklama
74LS00	2	TTL TÜVE kapısı tümdevresi
74LS04	1	TTL DEĞİL kapısı tümdevresi
74LS08	2	TTL VE kapısı tümdevresi
74LS32	2	TTL VEYA kapısı tümdevresi
74LS86	2	TTL ayrıcalı-VEYA kapısı tümdevresi
74LS112	2	TTL JK bellek tümdevresi
74HC112	2	HCMOS JK bellek tümdevresi
74LS138	1	TTL Kod çözücü tümdevresi
74LS153	1	TTL çoğullayıcı tümdevresi
74LS194	2	TTL kaydıran yazmaç
74LS283	1	4 bit ikili toplayıcı
74LS393	1	4 bit dual asenkron sayıcı tümdevresi
CD4049	1	CMOS DEĞİL kapısı tümdevresi
GAL22V10	1	Lattice firmasının tekrar programlanabilir Lojik entegresi

UYARI: 74 serisi tümdevrelerin ailesi LS olmalıdır. Sadece JK bellek elemanı HC ailesinden olmalıdır.

- Tek damarlı 0.5mm kalınlığında 3m kablo
- Penset
- Yan keski

PAL internet referansları

<http://www.cms.dmu.ac.uk/~sexton/WWWPages/pal/out.html>

<http://www.leonardo.caltech.edu/~ee5x/eecs52/general/referenc/palas.htm>

<http://www.latticesemi.com/>

<http://www.cypress.com/products/>